

Electronique numérique



Composante
LA PREPA DES
INP

Présentation

Code interne : JP4ELECT

Description

Numération binaire - codage binaire :
Entier non signé / Entier signé : complément à 2
Nombre décimaux / Nombre flottant
Circuit combinatoire
Circuit séquentiel :
Structure générale
Mémoire : Bascule D
Compteur
Structure générale simplifiée d'un Processeur :
Unité de calcul
Mémoire et bus
Unité de commande
Commande machine et assembleur
Micro-contrôleur : informatique industrielle :
Ecriture et lecture d'un PORT
Programmation et Notion d'interruption
TP : Utilisation d'une carte raspberry

Modalités de contrôle des connaissances

Évaluation initiale / Session principale - Épreuves

Type d'évaluation	Nature de l'épreuve	Durée (en minutes)	Nombre d'épreuves	Coefficient de l'épreuve	Note éliminatoire de l'épreuve	Remarques
Contrôle Continu Intégral	Devoir surveillé			1		

Infos pratiques

Contacts

Jean-marie Pham

✉ Jean-Marie.Pham@bordeaux-inp.fr