

Architectures Radio & Circuits Hautes Fréquences



Présentation

Code interne : EE8EA235

Description

Etudier le principe des architectures d'émission et de réception Radio-Fréquences Analyse des circuits en hautes fréquences

Syllabus

Partie 1 : Architectures Radio-Fréquences Tx/Rx

- a. Contexte et Problématiques des Architectures RF
- b. Principe des architectures de réception Homodyne et Hétérodyne
- c. Principe des architectures de réception en Quadrature et I/Q
- d. Architectures d'Emission Tx

Partie 2 : Circuits Hautes Fréquences

- a. La jonction PN
- b. Le transistor MOSFET en HF (schéma équivalent, f_t , f_{max})
- d. Notion de pôles dominants (localisation, Effet Miller, Montage Cascode)

Informations complémentaires

Circuits et Systèmes RF

Modalités de contrôle des connaissances



Évaluation initiale / Session principale - Épreuves

Type d'évaluation	Nature de l'épreuve	Durée (en minutes)	Nombre d'épreuves	Coefficient de l'épreuve	Note éliminatoire de l'épreuve	Remarques
Contrôle Continu Intégral	Contrôle Continu			1		

Infos pratiques

Contacts

Nathalie Deltimple

✉ Nathalie.Deltimple@bordeaux-inp.fr